



# Gowin HyperRam & PSRAM Memory Interface IP

## リリースノート

RN525-1.0J, 2018-11-28

## 著作権について (2018)

著作権に関する全ての権利は、**Guangdong Gowin Semiconductor Corporation** に留保されています。

何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

### 免責事項

「GOWINSEMI®」、「LittleBee®」、「Arora®」、及び GOWINSEMI のロゴは、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、[www.gowinsemi.com.cn](http://www.gowinsemi.com.cn) において記載されているそれぞれの権利者に帰属しています。当社は、GOWINSEMI Terms and Conditions of Sale (GOWINSEMI 取引条件) に規定されている内容を除き、(明示的か又は黙示的に拘わらず) いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。本文書における全ての情報は、予備的情報として取り扱われなければなりません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ (不具合情報) については、当社に問い合わせる必要があります。

## バージョン履歴

日付	バージョン	説明
2018/11/28	1.0J	<ol style="list-style-type: none"><li>1. IP Core Generator が PSRAM Memory Interface をサポート；</li><li>2. PSRAM Memory Interface リファレンスデザインをリリース。</li></ol>

# 目次

目次.....	i
本リリースについて.....	1
概要.....	2
ドキュメント.....	3
<b>IP</b> サポート.....	<b>4</b>

## 本リリースについて

今回のリリースは、**IP Core Generator**により生成された**PSRAM Memory Interface IP**です。

そのリファレンスデザインは、**GOWIN**の公式ウェブサイトからダウンロードできます。リファレンスデザインは特定のパラメータが構成され、インスタンス化、シミュレーション、合成、および配置配線に使用できます。

# 概要

Gowin PSRAM Memory Interface IP はユーザーにメモリチップと接続する汎用コマンドインターフェースを提供し、データのアクセス及び保存を実現しています。

表 2-1 PSRAM Memory Interface の概要

PSRAM Memory Interface	
IP コアアプリケーション	
サポートされるデバイス	GW1N-2、GW1N-4、GW1N-6、GW1N-9、GW1NS シリーズ、GW2A シリーズ
提供されるファイル	
設計ファイル	Verilog (暗号化)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	Synplify_Pro
アプリケーションソフトウェア	Gowin YunYuan

## ドキュメント

この IP の関連ドキュメントには、下記の PSRAM Memory Interface ユーザーガイドが含まれています。

ドキュメント	ファイル形式
Gowin PSRAM Memory Interface IP ユーザーガイド	PDF

## IP サポート

カスタマイズ IP 設計及びサポートをご希望の方は、GOWIN セールス・サポート担当にお電話にてお問い合わせください。

E-mail : [support@gowinsemi.com](mailto:support@gowinsemi.com)

Web サイト : [www.gowinsemi.com/ja](http://www.gowinsemi.com/ja)



