



Gowin ASRC IP リリースノート

RN939-1.0J, 2020-04-15

著作権について（2020）

著作権に関する全ての権利は、**Guangdong Gowin Semiconductor Corporation** に留保されています。

何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

免責事項

「GOWINSEMI®」、「LittleBee®」、「Arora」、及び GOWINSEMI のロゴは、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、www.gowinsemi.com.cn において記載されているそれぞれの権利者に帰属しています。当社は、GOWINSEMI Terms and Conditions of Sale（GOWINSEMI 取引条件）に規定されている内容を除き、（明示的か又は黙示的に拘わらず）いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。本文書における全ての情報は、予備的情報として取り扱われなければなりません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ（不具合情報）については、当社に問い合わせる必要があります。

バージョン履歴

日付	バージョン	説明
2020/04/15	1.0J	初版。

目次

目次.....	i
本マニュアルについて	1
概要.....	2
ドキュメント.....	3
IP サポート.....	4

本マニュアルについて

今回のリリースは、Gowin ASRC IP のユーザーガイドです。

Gowin ASRC IP のユーザーガイドおよびそのリファレンスデザインは、GOWIN の公式 Web サイトからダウンロードできます。リファレンスデザインは特定のパラメータが構成され、シミュレーション、合成、および配置配線に使用できます。

概要

Gowin ASRC IP は、オーディオデータをあるサンプリング周波数から別のサンプリング周波数に変換することができます。周波数の変換比は任意です。

表 1 Gowin ASRC IP の概要

Gowin ASRC IP	
サポートされるデバイス	GW1N シリーズ FPGA 製品 : GW1N-4、GW1N-4B、GW1N-9、GW1N-9C。 GW1NR シリーズ FPGA 製品。 GW2A シリーズ FPGA 製品。 GW2AR シリーズ FPGA 製品。
提供されるファイル	
設計ファイル	Verilog (暗号化)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	Synplify_Pro
統合開発環境	Gowin Software

ドキュメント

今回リリースしたドキュメントには、以下のとおり、Gowin ASRC IP のユーザーガイドが含まれています。

表 2 Gowin ASRC IP の関連ドキュメント

ドキュメント	ファイル形式
Gowin ASRC IP ユーザーガイド	PDF
Gowin ASRC IP リリースノート	PDF

IP サポート

ユーザーデザインと最高周波数の要件がそれぞれ違うため、関連する I/O 制約用ファイル(.cst)とタイミング制約用ファイル (.sdc) は提供されていません。

カスタマイズ IP 設計及びサポートをご希望の方は、GOWIN セールス・サポート担当にお問い合わせください。

E-mail : support@gowinsemi.com

公式サイト : www.gowinsemi.com/ja

