

Gowin BCH Encoder IP リリースノート

RN1010-1.0J, 2022-09-07

著作権について(2022)

著作権に関する全ての権利は、**Guangdong Gowin Semiconductor Corporation** に留保されています。

 **GOWIN高云**、Gowin、GowinSynthesis、及び GOWINSEMI は、当社により、中国、米国特許商標庁、及びその他の国において登録されています。商標又はサービスマークとして特定されたその他全ての文字やロゴは、それぞれの権利者に帰属しています。何れの団体及び個人も、当社の書面による許可を得ず、本文書の内容の一部もしくは全部を、いかなる視聴覚的、電子的、機械的、複写、録音等の手段によりもしくは形式により、伝搬又は複製をしてはなりません。

免責事項

当社は、GOWINSEMI Terms and Conditions of Sale (GOWINSEMI取引条件)に規定されている内容を除き、(明示的か又は黙示的かに拘わらず)いかなる保証もせず、また、知的財産権や材料の使用によりあなたのハードウェア、ソフトウェア、データ、又は財産が被った損害についても責任を負いません。当社は、事前の通知なく、いつでも本文書の内容を変更することができます。本文書を参照する何れの団体及び個人も、最新の文書やエラッタ(不具合情報)については、当社に問い合わせる必要があります。

バージョン履歴

日付	バージョン	説明
2022/09/07	1.0J	初版。

目次

目次.....	i
1 本マニュアルについて	1
2 概要.....	2
3 ドキュメント.....	3
4 IP サポート	4

1 本マニュアルについて

今回のリリースは、Gowin BCH Encoder IP のリファレンスデザインとユーザーガイドです。

Gowin BCH Encoder IP のユーザーガイドおよびリファレンスデザインは、GOWIN の公式ウェブサイトからダウンロードできます。リファレンスデザインは特定のパラメータが構成され、インスタンス化、シミュレーション、合成、および配置配線に使用できます。

2 概要

Gowin BCH Encoder IP は、原始多項式を使用して入力情報をエンコードする、Bose-Chaudhuri-Hocquenghem 原理に基づくエンコーダーです。この IP は、データの誤り検出訂正に使用できます。

表 1 Gowin BCH Encoder IP の概要

Gowin BCH Encoder IP	
提供されるファイル	
設計ファイル	Verilog (暗号化)
リファレンスデザイン	Verilog
テストベンチ	Verilog
テストおよび設計フロー	
合成ソフトウェア	GowinSynthesis®
統合開発環境	Gowinソフトウェア(V1.9.8.07以降)

3 ドキュメント

今回リリースしたドキュメントには、以下のとおり、Gowin BCH Encoder IP のユーザーガイドが含まれています。

ドキュメント	形式
Gowin BCH Encoder IP ユーザーガイド(IPUG1010)	PDF
Gowin BCH Encoder IP リリースノート(RN1010)	PDF

4 IP サポート

ユーザーデザインと最高周波数の要件がそれぞれ違うため、関連する I/O 制約用ファイル(.cst)とタイミング制約用ファイル(.sdc)は提供されていません。

カスタマイズ IP 設計及びサポートをご希望の方は、GOWIN セールス・サポート担当にお問い合わせください。

公式サイト : www.gowinsemi.com

E-mail : support@gowinsemi.com

